

SEEKING NEW TALENTS

**ingénieur-Chercheur conception matérielle
systèmes complexes (H/F)
CDI**



Le CEA List

Acteur majeur de la recherche, du développement et de l'innovation, le Commissariat à l'énergie atomique et aux énergies alternatives (16000 salariés, 5 milliards d'euros de budget, environ 600 brevets déposés par an) intervient dans 4 grands domaines : les énergies bas carbone, la défense et la sécurité globale, les technologies pour l'information, et les technologies pour la santé.

Au sein de CEA Tech, le pôle « recherche technologique » du CEA, l'institut List dédie ses activités aux systèmes numériques intelligents. Nous avons un savoir-faire unique issu d'une culture de l'innovation et avons pour mission de produire et de transférer les technologies utiles à nos partenaires industriels.

Poste

Intégré(e) à une équipe pluridisciplinaire d'experts en conception logicielle/matérielle pour des systèmes embarqués complexes,

- Vous participez activement à l'élaboration de solutions innovantes.
- Vous collaborez à différents projets pouvant aller de la conception de systèmes sur puce (e.g. calculateur multicœur pour l'intelligence artificielle) à l'élaboration de systèmes électroniques orientés haute performance (e.g. architecture E/E pour véhicule autonome).
- Vous participez à des projets innovants à forts enjeux nationaux ou internationaux.

Vous pourrez à moyen terme prendre la responsabilité d'une équipe de recherche et conduire des projets d'innovation majeurs pour le laboratoire.

Profil

Ingénieur ou docteur en électronique/informatique, vous justifiez d'une expérience d'au moins 5 ans dans un poste en lien avec la mission demandée.

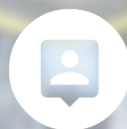
Doté(e) de connaissances avancées en architecture de calcul, en conception matérielle et logicielle, en programmation C/C++, pédagogue et autonome, aimant l'innovation et l'excellence scientifique, vous maîtrisez :

- les langages : VHDL/Verilog, C/C++, programmation parallèle (OpenMP, MPI...)
- les outils de conception de systèmes électroniques (cibles ASIC et FPGA)
- l'architecture électronique numérique (processeurs, interfaces de communication haute vitesse...)
- la maîtrise de l'environnement linux
- Vous aimez travailler en équipe.
- Bon niveau d'anglais



Localisation

Palaiseau, Plateau de Saclay



Contact

candidatures-list@cea.fr
www-list.cea.fr